## Hardware mapping

## Pixel Barrel ( $\phi$ )

## Integrated for eta in X-Y view

BarreIA


|  | L1 | L2 | L3 |
| :---: | :---: | :---: | :---: |
| Eta | 13 | 13 | 13 |
| Phi | 22 | 38 | 52 |
| total | 286 | 494 | 676 |

BarrelC



## Pixel Z-R

## $\phi=0$ projected on Z-R view

ZR view



Pixel Barrel ( $\mathrm{A}+\mathrm{C}$ side $\mathbf{= 1 3}$ divisions)

|  | L1 | L2 | L3 |
| :---: | :---: | :---: | :---: |
| Eta | 13 | 13 | 13 |
| Phi | 22 | 38 | 52 |
| total | 286 | 494 | 676 |

Pixel Endcap

|  | L1 | L2 | L3 |
| :---: | :---: | :---: | :---: |
| Eta | 1 | 1 | 1 |
| Phi | 48 | 48 | 48 |
| total | 48 | 48 | 48 |



## SCT Barrel ( $\phi$ )

## Intearated for eta in $X-Y$ view

BarrelA


|  | L1 | L2 | L3 | L4 |
| :---: | :---: | :---: | :---: | :---: |
| Eta | 6 | 6 | 6 | 6 |
| Phi | 32 | 40 | 48 | 56 |
| Side | 2 | 2 | 2 | 2 |
| total | 384 | 480 | 576 | 672 |

BarrelC


a)

## SCT Z-R

## $\phi=0$ projected on Z-R view

ZR view


SCT (Endcap Disk)

|  | L 1 | L 2 | L 3 | L 4 | L 5 | L |  | L7 | L8 |
| :---: | :---: | :---: | :---: | :---: | :---: | :---: | :---: | :---: | :---: |
| Eta | 2 | 3 | 3 | 3 | 3 | 3 | 2 | 2 | 1 |
| Phi (E1) | 52 | 52 | 52 | 52 | 52 | 52 | 52 | 52 | 52 |
| Phi (E2) | 40 | 40 | 40 | 40 | 40 | 40 | 40 | 40 |  |
| Phi (E3) |  | 40 | 40 | 40 | 40 | 40 |  |  |  |
| Side | 2 | 2 | 2 | 2 | 2 | 2 | 2 | 2 | 2 |
| total | 184 | 264 | 264 | 264 | 264 | 264 | 184 | 184 | 104 |

FTK Logical Layer assignment (R-Z View)


SCT Barrel (Only one-side)

|  | L1 | L2 | L3 | L4 |
| :---: | :---: | :---: | :---: | :---: |
| Eta | 6 | 6 | 6 | 6 |
| Phi | 32 | 40 | 48 | 56 |
| Side | 2 | 2 | 2 | 2 |
| total | 384 | 480 | 576 | 672 |

